

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION  
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété  
Intellectuelle  
Bureau international



(43) Date de la publication internationale  
15 juillet 2004 (15.07.2004)

PCT

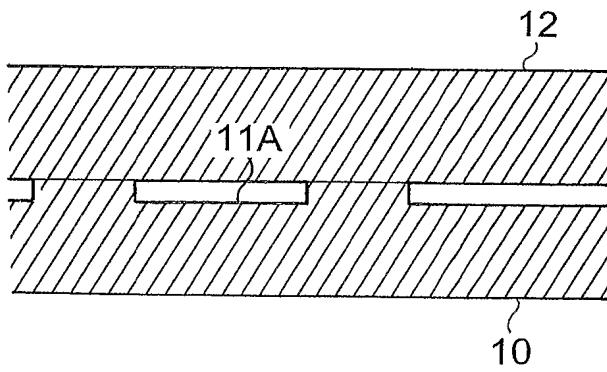
(10) Numéro de publication internationale  
**WO 2004/059711 A1**

- (51) Classification internationale des brevets<sup>7</sup> : **H01L 21/18**, 21/762 (72) Inventeurs; et  
(75) Inventeurs/Déposants (*pour US seulement*) : **FOURNEL, Franck** [FR/FR]; 9, route des Iles, F-38430 Moirans (FR). **MORICEAU, Hubert** [FR/FR]; 26, rue du Fournet, F-38120 Saint-Egrève (FR). **ASPAR, Bernard** [FR/FR]; 110, Lotissement du Hameau-des-Ayes, F-38140 Rives (FR). **ZUSSY, Marc** [FR/FR]; 4, avenue Albert 1er de Belgique, F-38000 GRENOBLE (FR).
- (21) Numéro de la demande internationale : PCT/FR2003/003867
- (22) Date de dépôt international : 22 décembre 2003 (22.12.2003)
- (25) Langue de dépôt : français (74) Mandataire : **SANTARELLI**; 14, avenue de la Grande Armée, B.P. 237, F-75822 Paris Cedex 17 (FR).
- (26) Langue de publication : français (81) États désignés (*national*) : JP, US.
- (30) Données relatives à la priorité : 02/16646 24 décembre 2002 (24.12.2002) FR (84) États désignés (*régional*) : brevet européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).
- (71) Déposant (*pour tous les États désignés sauf US*) : **COM-MISSARIAT A L'ENERGIE ATOMIQUE** [FR/FR]; 31/33, rue de la Fédération, F-75752 Paris Cedex 15 (FR).
- Publiée : — avec rapport de recherche internationale

[Suite sur la page suivante]

(54) Title: METHOD OF PRODUCING MIXED SUBSTRATES AND STRUCTURE THUS OBTAINED

(54) Titre : PROCÉDÉ DE REALISATION DE SUBSTRATS MIXTES ET STRUCTURE AINSI OBTENUE



being prepared or when the faces are being joined, impurity traps (11A) (e.g. isolating areas) are created at the interface such that any portion of said interface forming part of a bulk zone is disposed at most at a given distance from one such trap. Moreover, the faces are disposed opposite one another with a misalignment between the crystalline parts of the two substrates which is less than a given threshold.

(57) Abstract: The invention relates to a method of producing a mixed substrate. The inventive method consists in preparing two substrates (10, 12) having respective faces which are intended to be joined together. The substrates essentially comprise crystalline parts on the aforementioned faces and, on at least one of said faces, zones which are produced from a material different to those used to form the crystalline parts. According to the invention, the faces are disposed opposite one another and connected at an interface by means of molecular adhesion such as to form (i) bulk zones in which the opposing faces are essentially crystalline and (ii) stacked zones in which at least one of the opposing faces is essentially made from the above-mentioned different material. When the substrates (10, 12) are

(57) Abrégé : Pour fabriquer un substrat mixte, on prépare deux substrats (10, 12) présentant des faces respectives destinées à être liées l'une à l'autre et constitués essentiellement, au niveau de ces faces, de parties cristallines et pour au moins l'une de ces faces, de zones formées d'un matériau différent de ceux constitutifs des parties cristallines, on met ces faces en regard et on les relie au niveau d'un interface par collage moléculaire en sorte de former des zones massives dans lesquelles les faces en regard sont essentiellement cristallines et des zones empilées dans lesquelles l'une au moins des faces en regard est essentiellement constituée du matériau différent, et on effectue un traitement thermique de consolidation du collage moléculaire. Lors de la préparation des substrats (10, 12) ou lors de la liaison des faces, on crée audit interface des pièges (11A) à impuretés (il peut s'agir des zones isolantes) tels que toute portion de cet interface faisant partie d'une zone massive soit à au plus une distance donnée d'un tel piège, tandis que la mise en regard des faces se fait avec un écart en désalignement, entre les parties cristallines des deux substrats, inférieur à un seuil donné.

WO 2004/059711 A1



- 
- avant l'expiration du délai prévu pour la modification des revendications, sera republiée si des modifications sont requises

*En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.*

Procédé de réalisation de substrats mixtes et structure ainsi obtenue

5

10

L'invention concerne un procédé de réalisation de substrats mixtes, c'est à dire des substrats dans lesquels on peut réaliser à la fois des composants microélectroniques avec couche enterrée, et des composants sans couche enterrée ; cette couche enterrée peut être isolante, mais il peut aussi 15 s'agir de réaliser des composants optiques (par exemple du type MOEMS) ou un microsystème sur des substrats présentant à la fois des parties massives et des parties pourvues d'une couche enterrée (par partie massive, on entend une partie présentant une continuité, cristalline et/ou électrique...).

Les composants électroniques sont généralement réalisés sur des 20 plaquettes de matériaux semi-conducteurs, comme par exemple le silicium.

Plusieurs types de composants électroniques existent, correspondant à plusieurs types d'applications, par exemple les composants de puissance d'une part, et les composants de logique ou de commande, d'autre part. Ces composants peuvent être réalisés sur des plaquettes différentes, par 25 exemple des plaquettes massives, d'une part, et des plaquettes à couche isolante enterrée, d'autre part ; ces dernières sont parfois appelées « SOI » (sigle anglais pour Silicon On Isolator lorsque leur matériau constitutif est le silicium).

Les plaquettes « massives » (ou « bulk » en anglais) ont notamment 30 pour intérêt de permettre de réaliser des composants dits verticaux, c'est à dire qu'ils permettent une conduction électrique entre les faces avant et arrière de la plaquette. Par contre, les plaquettes de type SOI permettent de réaliser des

composants totalement isolés les uns des autres et isolés de leur substrat ; ce type de plaquette est également très utilisé pour la réalisation de composants MEMS ou MOEMS.

Dans ce qui suit, le seul exemple du matériau constitutif des 5 plaquettes sera le silicium et le seul exemple de couche enterrée sera l'oxyde considéré (donc une couche isolante), mais il devra être compris que d'autres matériaux, en pratique semi-conducteurs, sont possibles, notamment InP, AsGa, Ge, Si<sub>x</sub>Ge<sub>1-x</sub>, LiNbO<sub>3</sub>, les composés III-V, les composés II-VI, SiC, le diamant, le saphir, ainsi que les matériaux piezoélectriques et pyroélectriques, 10 et que d'autres couches enterrées sont possibles.

Par ailleurs, le terme de plaquette massive ou de type « bulk », qui dans les exemples qui suivent désignera une plaquette en un seul matériau, devra être compris comme pouvant désigner plus généralement une plaquette en un ou plusieurs matériaux sans couche enterrée (a fortiori sans couche 15 enterrée isolante), par exemple un substrat en silicium sous une couche de germanium.

Il peut être noté que l'utilisation de plaquettes SOI, dont la réalisation est bien maîtrisée, peut être intéressante même lorsqu'il n'est pas nécessaire que la couche enterrée soit isolante.

Il devient important d'intégrer des composants différents dans un 20 faible volume afin d'obtenir des fonctions avancées. Pour de nombreuses applications, l'association de composants réalisés sur un matériau de type bulk avec des composants réalisés sur un matériau de type SOI présente de nombreux avantages, puisqu'elle permet notamment de réaliser des 25 composants de puissance avec leurs circuits logiques, ou avec des capteurs, etc...

Un des moyens d'associer ces différents types de composants est de les réaliser sur une même plaquette, ce qui est possible en utilisant des plaquettes en partie constituées de zones de type bulk et en partie de zones de 30 type SOI.

De telles plaquettes mixtes ou substrats mixtes présentent de nombreux avantages, dont les suivants :

\* elle permettent de réaliser à la fois des composants qui sont totalement isolés les uns des autres et des composants qui fonctionnent verticalement, c'est à dire qu'une conduction électrique est permise à travers le volume de certaines zones de la plaquette,

5 \* elles permettent de réaliser sur une même plaquette différents types de fonction : électrique et/ou mécanique et/ou optique, de façons indépendantes.

Différents procédés de fabrication de tels substrats mixtes sont notamment décrits dans les documents suivants :

10 - le document US – 6 096 433 (NEC Corp) qui vise à échapper aux inconvenients d'une solution antérieure selon laquelle un substrat lamifié (c'est à dire avec un empilement de couches) est fabriqué à partir de deux plaquettes semi-conductrices fixées l'une à l'autre, dont l'une présente en surface de place en place des zones isolantes (oxydes). Pour éviter l'apparition de vides à  
15 l'interface entre les deux faces (qui sont dus à la différence d'état de surface entre les zones Si et SiO<sub>2</sub> et aux marches entre les deux matériaux), il est proposé par ce document de mettre la face libre de l'oxyde en retrait vis-à-vis de la face libre environnante de Si, de sorte qu'il y a une très bonne adhésion entre les deux plaquettes (dans des zones Si et Si).

20 - l'article « A new DRAM cell with a transistor on a lateral epitaxial silicon layer (TOLE cell) » de K. TERADA, T. ISHIJIMA, T. KUBOTA, et M. SAKAO, paru dans IEEE-Transactions-on-Electron-Device, Vol. 37, N09, Sept. 1990, pp. 2052-7, qui propose la réalisation d'un SOI mixte par épitaxie latérale de silicium.

25 - l'article « Intelligent Power IC with partial SOI Structure » de H. YAMAGUCHI, H. HIMI, S. FUJINO, et T. HATTORI publié dans Jpn, J. Appl. Phys, Vol. 34 (1995), pp. 864-868, qui propose de graver l'une des faces des plaquettes devant former le futur ensemble, de coller les deux faces puis de remplir d'oxyde les cavités ainsi formées à l'interface.

30 Tous ces procédés utilisent le collage moléculaire avec des zones de jonction Si/Si.

En pratique ces interfaces Si/Si ne doivent idéalement induire aucune perturbation dans les futurs composants qui utiliseront ces jonctions. En particulier il est apparu important de pouvoir minimiser, dans les zones "massives", les impuretés, en particulier les précipités d'oxydes, qui sont 5 notamment des pièges de charges pouvant perturber une bonne conduction électrique entre les deux plaquettes, ainsi que le taux de dislocations dues au désalignement entre les deux cristaux de silicium qui gêne entre autres la conduction verticale. Or ces documents n'enseignent nullement comment garantir une bonne qualité à cet interface.

10 Un autre type de procédé est décrit dans l'article « The Fabrication of a Partial SOI Substrate » de D.M.GARNER, G. ENSELL, J. BONAR, A. BLACKBURN, F. UDREA, H.T. LIM, A. POPESCU, P.L.F. HEMMENT et W.I. MILNE, Proceedings of the 9<sup>th</sup> International Symposium on Silicon On Isolator Technology and Devices, 1999, Vol. 99, Ch. 54, pp. 73-78, qui propose de créer 15 une couche isolante enterrée ayant un motif prédéterminé, avec des fenêtres remplies de silicium ; mais il ne s'agit pas d'un substrat mixte obtenu par collage moléculaire puisqu'il est recommandé de partir d'une plaque de type SIMOX (de préférence à deux plaquettes collées l'une à l'autre) qui fait l'objet d'attaques localisées au travers du silicium jusqu'au travers de la couche 20 d'oxyde isolant ; puis on fait croître par épitaxie du silicium dans les fenêtres ainsi réalisées ; il n'y a aucun interface réalisé par collage moléculaire ; ce document n'apporte donc aucune solution au problème précité de réalisation 25 d'un interface de bonne qualité.

L'invention a pour objet un procédé de fabrication d'un substrat mixte 25 au sens défini ci-dessus qui garantisse l'obtention d'un interface de bonne qualité, au moins électrique dans le cas de composants microélectroniques, dans les zones de type massif (ou « bulk »), notamment de type Si/Si.

L'invention a aussi pour objet un substrat mixte , ou une structure, ayant un tel interface de bonne qualité.

30 Elle propose à cet effet un procédé de fabrication d'un substrat mixte selon lequel :

\* on prépare deux substrats présentant des faces respectives destinées à être liées l'une à l'autre et constitués essentiellement au niveau de ces faces de parties cristallines et, pour au moins l'une de ces deux faces, de zones formées d'un matériau différent de ceux constitutifs des parties cristallines,

\* on met ces faces en regard et on les relie au niveau d'un interface par collage moléculaire en sorte de former des zones massives dans lesquelles les faces en regard sont essentiellement cristallines et des zones empilées dans lesquelles l'une au moins des faces en regard est essentiellement constituée du matériau différent,

\* on effectue un traitement thermique de consolidation du collage, caractérisé en ce que, lors de la préparation des substrats ou lors de la liaison des faces, on crée audit interface des pièges à impuretés tels que toute portion de cet interface faisant partie d'une zone massive soit à au plus une distance donnée d'un tel piège, tandis que la mise en regard des faces se fait avec un écart en désalignement, entre les parties cristallines de ces deux substrats, inférieur à un seuil donné.

Il peut s'agir de deux cristaux, par exemple réalisés chacun en un matériau semi-conducteur, avantageusement obtenus à partir d'un même cristal d'origine (voir ci-dessous).

De manière préférée, les pièges sont des couches enterrées, telles que des couches d'oxyde localisées, et les zones formées d'un matériau différent sont des zones électriquement isolantes, ou des couches d'oxyde localisées.

Il peut être noté que les parties cristallines affleurent ou, au moins sont très proches des faces (il peut en effet y avoir une couche d'oxyde natif pouvant atteindre de l'ordre 20 Angström).

Les zones empilées sont souvent des zones isolées.

On notera que, par simplification, on pourra parler de zone massive pour désigner la zone où se situera la future zone massive, en particulier, même si le contact cristallin n'est pas encore réalisé.

Ainsi l'invention propose de respecter un bon alignement des orientations cristallines entre les deux parties cristallines reliées et de distribuer des pièges à l'intérieur (ou à proximité) des zones « bulk » de façon à avoir un interface Si/Si (lorsque les deux substrats, ou plaquettes, sont en silicium) qui 5 est compatible avec la réalisation de composants dans cette zone « bulk ». Ces pièges servent à absorber les différentes impuretés présentes sur les surfaces des faces reliées, comme notamment les précipités d'oxyde générés lors du processus de collage moléculaire.

A cet effet, un autre objet de l'invention est un procédé de réalisation 10 d'un substrat mixte formé de l'assemblage de deux substrats comportant des parties cristallines d'une manière garantissant un très bon alignement cristallographique de ces parties cristallines au moment de leur assemblage, par collage moléculaire ou par tout autre mode de liaison pouvant bénéficier d'une bonne continuité cristallographique.

15 En fait, il est connu d'après le document US – 5 661 316 (HEWLETT-PACKARD Company) de chercher à minimiser les désorientations cristallines entre deux cristaux reliés par un collage de type hydrophobe en vue de réaliser un bon interface ohmique, mais il n'est nullement prévu de réaliser dans ces cristaux des zones isolées ou des pièges (ce sont nécessairement des défauts 20 à cet interface). Des commentaires similaires s'appliquent à l'article « Charged Defects at the Interface between Directly Bonded Silicon Wafers » de A. LAPORTE, G. SARRABAYROUSE, M. BENAMARA, A. CLAVERIE, A. ROCHER et A. PEYRE-LAVIGNE. Ces documents concernent plus particulièrement le collage Si/Si de type hydrophobe.

25 Il est également connu que, lors d'un collage hydrophile, si les deux substrats de silicium sont collés avec, à leur surface, une couche très fine d'oxyde natif (<2 nm), et si les cristaux sont suffisamment bien alignés (<1° en rotation et <1° en flexion), le film d'oxyde peut disparaître pendant le traitement thermique de stabilisation du collage (cf "Growth, Shrinkage, and Stability of 30 Interfacial Oxide Layers between Directly Bonded Silicon Wafers de K.Y. AHN, R. STENGL, T. Y. TAN, U. GOSELE et P. SMITH publié dans Applied Physics A, 50, 1990, pp. 85-94). Cependant il n'est pas enseigné dans cet article

comment, avec un collage hydrophile de deux couches d'oxyde natif, on peut obtenir un interface sans précipité d'oxyde de silicium. En tout état de cause, ce document ne se préoccupe pas d'un substrat mixte avec un interface comportant de manière bien définie une couche d'oxyde dans certaines zones et aucune couche d'oxyde en d'autres zones.

Il est enfin connu que, lors d'un traitement thermique, en dessous d'un certain rayon critique qui dépend du budget thermique, les petits précipités d'oxyde se dissolvent au profit des plus gros au sein du silicium massif (cf "On Oxygen Precipitation Retardation/Recovery Phenomena, Nucleation Incubation 10 Phenomena, and the Exigent-Accommodation-Volume factor of precipitation" de T.Y.TAN, C.Y. KUNG, Proceedings of the Fifth International Symposium on Silicon Materials Science and Technology ; Semiconductor Silicon 198 Electrochem, Soc, Pennington, NJ, USA ; 1986, pp. 864-73). Mais aucun enseignement n'en est tiré pour la réalisation d'un interface devant comporter 15 de manière bien définie une couche enterrée, notamment d'oxyde, en certaines zones seulement.

Les pièges que l'invention préconise de prévoir peuvent être des zones d'oxyde enfermées au moment du collage moléculaire lors de la fabrication du substrat mixte.

Avantageusement, ces pièges peuvent être les zones en matériau différent, par exemple les zones d'oxyde définissant des zones isolées de type SOI, lorsque ces zones sont distribuées dans les plaquettes en sorte d'être peu éloignées des diverses portions des zones massives (cela dépend de la configuration choisie pour les zones massives ou isolées) pour pouvoir servir de 20 pièges et permettre l'obtention d'un collage Si/Si sans précipités ou impuretés à l'interface de collage.

La distance donnée maximale entre une portion quelconque des zones massives et un piège, et donc l'espacement maximum entre les pièges, est fonction du type de préparation de la surface de chacune des faces, de la 30 température des traitements thermiques de stabilisation du collage moléculaire, et du désalignement cristallin entre les deux parties cristallines.

Dans le cas d'un collage hydrophile, par exemple, où les deux parties cristallines sont alignées à mieux que 1° en rotation et dont le désalignement en flexion ("miscut" en anglais) ne dépasse pas 1°, si les zones "SOI" et les zones d'oxyde déposées intentionnellement sont suffisamment proches les unes des autres, les précipités d'oxyde formés lors de la disparition du film d'oxyde natif à l'une des surfaces vont pouvoir, en fonction du budget thermique (température et temps) migrer vers les zones de couche d'oxyde avoisinantes qui peuvent être considérés ici comme de très gros précipités qui vont attirer les plus petits qui se trouvent dans leur voisinage. La portée de cette attraction dépend non seulement du budget thermique mais aussi de la densité des pièges naturels d'oxydes que sont les dislocations, dont la densité dépend du désalignement. Ce mécanisme est renforcé par la localisation des pièges et des précipités, créés par le scellement à l'interface de collage.

Dans le cas d'un collage hydrophobe il est possible, en adaptant la surface des zones massives (ou "bulk"), de pouvoir obtenir un interface sans précipités, même si on autorise un angle substantiel de désorientation (volontaire ou non) entre les deux cristaux, c'est à dire un angle supérieur au maximum autorisé dans les documents précités pour le collage de deux plaquettes de silicium sans couche d'oxyde enterrée. Cela permet de s'affranchir du contrôle, ou du moins de permettre un contrôle moins précis, des angles de désorientation cristalline lors d'un collage hydrophobe, ce qui a l'avantage de simplifier le procédé de fabrication.

Par ailleurs il peut être intéressant de créer un réseau de dislocations, par exemple pour la croissance de nanostructures. Il est donc intéressant lors de la fabrication des zones "bulk" d'imposer un désalignement entre les deux parties cristallines. Par exemple, on peut imposer un désalignement d'environ 6° en rotation et d'environ 1° en flexion. D'après l'article "Growth, Shrinkage..." précité, cet angle de 6° ne permet pas d'obtenir un interface sans précipité d'oxyde. Mais grâce à la présence, selon l'invention, de pièges il devient possible avec un tel désalignement d'obtenir un interface sans précipités.

L'existence même de l'interface de collage est ici avantageuse car, en tant qu'interface, il va permettre une diffusion plus facile des impuretés des zones "bulk" vers les pièges.

Il est important de noter que cette attraction n'est pas limitée aux 5 précipités d'oxygène et peut agir sur d'autres contaminants comme le carbone, ou d'autres impuretés présentes à la surface ou près de celle-ci au moment de la mise en contact lors du collage.

D'un point de vue quantitatif, la distance maximale à laquelle toute portion de la zone massive doit se trouver d'un piège est de l'ordre de quelques 10 millimètres.

Une distance de l'ordre du millimètre apparaît appropriée pour la plupart des matériaux dont le silicium.

Comme indiqué ci-dessus, les pièges que l'invention enseigne de mettre en place peuvent être constitués de zones de couche d'oxyde faisant 15 partie des zones SOI, donc situées à proximité des zones "bulk". Aucun autre piège peut n'être nécessaire si la répartition des zones massives et des zones isolées a été prévue en sorte que toute portion de ces zones massives soit à au plus la distance donnée d'une zone isolée, ce qui correspond en pratique à un aménagement spécifique des plaquettes dans la mesure où les zones massives 20 sont, depuis qu'il a été proposé de réaliser des substrats mixtes, généralement très étendues, le plus souvent en partie centrale des plaquettes ; en d'autres termes, si l'on choisit de ne pas ajouter de pièges à l'intérieur de l'interface des zones massives, l'invention implique de modifier la répartition des zones massives et isolées par rapport à ce qui est connu dans les substrats mixtes.

25 Lorsque la configuration des zones massives et des zones isolées ne satisfait pas à la condition précitée, l'invention enseigne d'ajouter des pièges dans l'interface des zones massives ; on peut noter qu'alors il peut paraître paradoxal d'enseigner de prévoir des défauts dans un interface dont on veut optimiser la qualité ; mais il est apparu que, si les couches d'oxyde présentes à 30 l'intérieur de l'interface des zones massives sont suffisamment petites, elles jouent efficacement leur rôle de pièges sans pour autant gêner la conduction

électrique. Par taille suffisamment petite, il faut entendre ici quelques nanomètres carrés.

La localisation des pièges étant connue et précise, on adaptera en conséquence la géométrie des composants au sein des zones massives pour 5 éviter tout problème.

C'est ainsi que, selon des caractéristiques préférées, avantageusement combinées :

- les zones en matériau différent et les pièges sont des couches d'oxyde localisées.

10 - les pièges et les zones en matériau différent peuvent avoir des épaisseurs différentes et être ou non accolées.

- les couches d'oxyde localisées ont une épaisseur comprise entre quelques nanomètres et quelques millimètres, par exemple entre 0.01 et 3 micron environ.

15 - les couches d'oxyde localisé ont une forme par exemple rectangulaire dont les dimensions sont comprises entre quelques dixièmes ou centièmes de micron et quelques millimètres (selon qu'elles forment ou non des pièges).

- on prépare les couches d'oxyde localisées par oxydation thermique au travers d'un masque ; en variante on prépare les couches d'oxyde localisées par dépôt au travers d'un masque, ou à l'aide d'une gravure d'une couche d'oxyde.

20 - la préparation comporte une étape de traitement des faces pour les rendre hydrophobes ; dans ce cas, de préférence, le seuil donné en désalignement est de + $-6^\circ$  en rotation et de + $-1^\circ$  en flexion ; de manière avantageuse on grave l'une des faces avec un masque avec des motifs qui ne sont pas écartés de plus de la distance donnée, on génère ensuite sur cette face une couche d'oxyde (on dépose une couche d'oxyde thermique ou on provoque une couche d'oxyde natif), et on planarise la face jusqu'à dénuder (ou 25 au moins approcher de très près) les zones non gravées, et on nettoie cette face de manière à la rendre hydrophobe.

- la préparation comporte une étape de traitement des faces pour les rendre hydrophiles ; dans ce cas, de préférence, le seuil donné en désalignement est de +1° en rotation et en flexion ; de manière avantageuse on grave l'une des faces présentant une couche d'oxyde en utilisant un masque avec des motifs qui ne sont pas écartés de plus de la distance donnée, on génère sur cette face une couche d'oxyde (oxyde thermique ou natif), et on planarise la face jusqu'à dénuder (ou au moins approcher de très près) des zones non gravées de matériau constitutif de la partie cristalline, et on nettoie cette face de manière à la rendre hydrophile.

10 - chaque partie cristalline est réalisée en un matériau choisi dans le groupe comportant Si, InP, AsGa, Ge, les composés de silicium dont le silicium-germanium, LiNbO<sub>3</sub>, les composés III-V, SiC, le diamant, le saphir, les matériaux piézoélectriques ou pyroélectriques ; de préférence, chaque partie cristalline est en silicium, ce qui a l'avantage de mettre en œuvre des techniques bien connues.

- le traitement thermique dure quelques heures à une température comprise entre 800°C et 1400°C et la distance donnée est de l'ordre du millimètre.

20 - on traite les faces destinées à former l'interface par désoxydation par du HF, et/ou par traitement thermique, et/ou par polissage mécano-chimique, et/ou par traitement plasma, et/ou par voie chimique.

- on applique un traitement d'amincissement à l'un des substrats ; par exemple, on amincit l'un des substrats par un traitement d'abrasion mécano-chimique ; en variante, on amincit l'un des substrats par réalisation 25 d'une couche fragile et par fracture le long de cette couche fragile (cette couche fragile peut notamment être réalisée par implantation ionique à une profondeur donnée, par exemple par implantation d'ions d'hydrogène). Une autre variante consiste à préparer l'un des substrats en sorte qu'il soit démontable, avec un interface démontable (à niveau de tenue mécanique contrôlé et suffisamment 30 faible pour permettre ledit démontage).

De manière avantageuse, on prépare les deux substrats, ou du moins les deux parties cristallines, en les prélevant dans un même cristal

d'origine, par découpe par exemple. Avant découpe, des repères de positionnement sont réalisés de part et d'autre du plan de coupe. On colle ensuite les deux faces créées lors de la découpe en préparant l'interface selon l'invention, et en contrôlant grâce aux repères le positionnement de ces faces.

5 De manière particulièrement avantageuse, ce prélèvement de deux cristaux s'effectue par création dans le cristal d'origine d'une couche fragile. Les repères de positionnement sont réalisés de part et d'autre de cette couche fragile. On provoque ensuite une fracture le long de cette couche fragile en sorte de créer deux faces libres, et on réalise l'interface, après réalisation des  
10 zones électriquement isolantes (si c'est ainsi que doivent être réalisées les zones en matériau différent) et les pièges, par mise en contact de ces faces en mettant en regard lesdits repères.

Cette couche fragile est de préférence formée par implantation ionique (par exemple de l'hydrogène) et les repères sont avantageusement  
15 formés dans l'épaisseur du cristal d'origine de part et d'autre de la couche fragile.

Selon un autre aspect, l'invention propose un substrat mixte (ou structure) comportant deux substrats comportant un interface obtenu par collage moléculaire de deux faces, ces substrats comportant des parties  
20 cristallines présentant de part et d'autre de l'interface un écart en désalignement inférieur à  $+6^\circ$  en rotation et à  $+1^\circ$  en flexion et comportant à cet interface des zones empilées, comportant au moins une zone localisée essentiellement constituée d'un matériau différent de ceux constitutifs des parties cristallines, et d'éventuels pièges à impuretés tels que toute portion de  
25 l'interface à l'écart des zones empilées soit à au plus une distance donnée d'une zone empilée ou d'un piège.

Selon des dispositions préférées, avantageusement combinées, la distance donnée est de l'ordre du millimètre, les cristaux sont en silicium, les pièges sont des couches enterrées, par exemple des couches d'oxyde  
30 localisées, et les zones en matériau différent sont des couches d'oxyde localisées, ou des couches électriquement isolantes.

Des objets, caractéristiques et avantages de l'invention ressortent de la description qui suit, donnée à titre d'exemple illustratif non limitatif, en regard des dessins annexés sur lesquels :

- les figures 1 à 4 sont des vues en coupe d'une plaquette en cours de préparation en vue de la fabrication d'un substrat mixte,
- 5        • les figures 5 à 7 sont des vues en coupe de ce substrat mixte en cours de fabrication à partir de la plaquette des figures 1 à 4,
- les figures 8 à 11 sont des vues en coupe d'une autre plaquette en cours de préparation en vue de la fabrication d'un second substrat mixte,
- 10      • les figures 12 à 14 sont des vues en coupe de ce second substrat mixte en cours de fabrication à partir de la plaquette des figures 8 à 11,
- les figures 15 et 17 sont des vues en coupe de la fabrication de deux plaquettes destinées à la fabrication d'un substrat mixte du type de celui des figures 5 à 7,
- 15      • les figures 18 à 24 sont des vues en coupe analogues aux figures 1 à 7 décrivant la préparation des substrats de la figure 17 et la fabrication d'un substrat mixte à partir de ceux-ci,
- les figures 25 à 27 sont des vues en coupe de la fabrication de deux plaquettes destinées à la fabrication d'un substrat mixte du type de celui des figures 12 à 14, et
- 20      • les figures 28 à 34 sont des vues en coupe analogues aux figures 8 à 14 décrivant la préparation des substrats de la figure 27 et la fabrication d'un substrat mixte à partir de ceux-ci.

Les figures 1 à 34 représentent plusieurs variantes de réalisation d'un substrat mixte dans lequel des pièges à impuretés sont distribués en sorte d'avoir, dans les zones massives, un interface compatible avec la réalisation de composants de type massif.

Le procédé comporte les étapes suivantes :

- Une première étape consiste à réaliser des zones enterrées, ici isolantes, par exemple en oxyde en silicium, dans une au moins des deux plaquettes de départ, ici en silicium massif. Pour cela, plusieurs approches sont possibles tant pour réaliser l'oxyde que pour le situer avec précision. En ce qui

concerne l'oxyde, il peut être soit "natif" (résultant de l'oxydation naturelle de la surface libre des plaquettes), soit obtenu par oxydation de tout ou partie de ces surfaces, soit déposé par tout moyen connu approprié. Quant à sa localisation en des zones bien précises, on connaît un certain nombre de techniques couramment utilisées notamment en micro-électronique. En général, ces techniques sont fondées sur l'utilisation d'un masque lors de l'étape de réalisation de l'oxyde ou sur l'utilisation d'une délimitation effectuée séparément de cette réalisation de l'oxyde. La répartition des zones d'oxyde sur la surface de l'une (ou des deux) faces du futur interface entre les plaquettes est choisie en sorte que ces surfaces ne soient pas trop éloignées les unes des autres au sein de ce futur interface (cette distance étant choisie en fonction des budgets thermiques que les plaquettes auront à subir, et des désalignements qui seront tolérés lors de la réalisation de l'interface).

- Une seconde étape consiste à préparer les surfaces de ces plaquettes, que ce soit physiquement (rugosité...) et/ou chimiquement (nature des liaisons d'espèces de surface...) pour obtenir ultérieurement un bon collage moléculaire. Plusieurs approches sont possibles, avec en particulier des polissages mécano-chimiques (CMP en abrégé pour Chemical Mechanical Polishing), et des procédés de nettoyage chimique permettant d'obtenir des niveaux d'hydrophilie (hydrophobie) différents selon que l'interface sera localement réalisé entre les matériaux de chacune des plaquettes ou avec un oxyde. Cette étape est détaillée plus loin ; elle peut comporter également un traitement UV ozone et/ou plasma.

- Une troisième étape consiste à mettre les faces préparées en contact intime et à provoquer l'adhésion moléculaire des deux plaquettes ; cette mise en contact intime est réalisée en imposant ou en tolérant des désalignements cristallins entre les deux plaquettes.

- Une quatrième étape consiste à effectuer un traitement thermique de consolidation (ou de stabilisation) du collage, lequel favorise également les mécanismes de piégeage.

- Une cinquième étape, fréquente en pratique, consiste à amincir l'une des plaquettes pour n'en laisser qu'un film.

On obtient ainsi un substrat mixte fait d'une alternance de zones massives ("bulk"), de zones isolées (SOI si les plaquettes sont en silicium), et de zones de piégeage, au besoin, cette alternance étant choisie suivant les besoins de l'application et les distances de piégeage à respecter. Comme on le sait la partie résiduelle après amincissement, lorsque celui-ci est obtenu par fracture le long d'une couche enterrée peut servir de substrat de départ pour un nouveau cycle de fabrication d'un substrat, mixte ou non.

Parmi les manières de préparer les surfaces en vue du collage moléculaire, on peut citer :

10 • Traitement des surfaces avec du HF. Sur la (ou les) surface(s) où alternent des zones oxydes et des zones de matériau brut, on constate que l'effet d'attaque chimique par HF n'est pas le même sur l'oxyde et sur le silicium brut. Cela a pour conséquence que, lors de la mise en contact pour le collage, les zones oxydées auront (avec une zone en regard de matériau nu, sans 15 oxyde) une énergie de collage différente de celles des zones de matériau nu, mais globalement l'énergie de collage est suffisante pour une bonne cohésion de la structure.

20 • Traitement thermique. Un recuit, par exemple sous atmosphère d'hydrogène, rend les surfaces de silicium et d'oxyde hydrophobes. D'autres gaz peuvent également être utilisés.

25 • Polissage mécano-chimique. Il peut conduire sélectivement à un état hydrophobe ou hydrophile ; en effet les surfaces de silicium ne "mouillent" pas après polissage alors que les surfaces d'oxyde "mouillent" après un polissage de même nature. On obtient ainsi des zones hydrophiles et des zones hydrophobes sur la même plaquette. Si cette plaquette est ensuite mise 30 en vis-à-vis de zones de même hydrophilie/hydrophobie, on peut alors bénéficier de la bonne énergie de collage des zones hydrophiles pour les parties oxydes et d'un collage hydrophobe pour les parties nues, qui facilite l'élimination des précipités, ce qui permet d'utiliser une surface sans pièges plus importante, ou un désalignement toléré ou imposé plus important, entre les deux cristaux. La plaquette en regard peut en variante être complètement hydrophile ou complètement hydrophobe, mais alors, soit on accepte d'avoir

une énergie de collage moins importante sur certaines zones, soit on fait en sorte d'avoir une couche d'oxyde natif à l'interface Si/Si, dont l'élimination sera effectuée grâce à un budget thermique suffisant, et/ou à un désalignement suffisamment faible et/ou à la présence de pièges suffisamment rapprochés.

5 Après polissage mécano-chimique, on peut également utiliser différents nettoyages pour modifier le caractère d'hydrophilie des diverses zones.

10 • Traitement plasma. Le choix de l'atmosphère (par exemple hors oxygène ou non oxydante) du traitement permet de contrôler les liaisons de surface, évitant ainsi des liaisons pouvant être à l'origine de la formation d'oxydes entre les deux zones de silicium massif ; on utilise par exemple un plasma riche en fluorocarbone.

15 • Traitement par voie chimique. Un traitement dans une solution chimique à base de  $H_2SO_4/H_2O_2/\dots$  et/ou  $NH_4OH/H_2O_2/\dots$  permet de rendre les surfaces de silicium et d'oxyde hydrophiles en laissant un oxyde natif à la surface des zones de silicium. La préparation peut aussi comporter l'utilisation d'un oxyde contenant une certaine concentration d'eau, avec ensuite un traitement de surface rendant l'ensemble de la surface de la plaquette considérée hydrophobe, par exemple un traitement chimique avec du HF et/ou un traitement thermique à basse température ( $150^\circ C$  par exemple) restaurant 20 l'hydrophilie sur les parties oxydes préférentiellement aux zones nues.

Les figures 1 à 7 décrivent un premier exemple de réalisation de l'invention.

Une plaquette de silicium 10, de type CZ, de résistivité 14-22 ohm/cm et de diamètre de 100 mm est gravée en utilisant un masque de photolithographie avec des motifs, par exemple rectangulaires, qui ne sont pas écartés l'un de l'autre de plus de 1 cm et dont la profondeur est de l'ordre de 0.4 micron. Ces zones ont par exemple les dimensions suivantes : 1 cm x 1 cm.

Les zones gravées sont notées Z1 et les zones non gravées Z2.

On génère ensuite sur toute la surface un oxyde thermique 11 de 0.9 micron (figure 2). On polit de manière très plane, par CMP (chemical mechanical polishing, voir ci-dessus), cette couche d'une épaisseur inférieure à celle de la couche 11, par exemple 0.7 micron (figure 3). On effectue un retrait précis en

contrôlant l'épaisseur pour retirer toute (ou pratiquement toute) l'épaisseur d'oxyde présente au dessus des zones Z2 (il en effet subsister une fine couche d'oxyde qui sera piégée au moment du recuit) ; il subsiste des zones oxyde notées 11A (figure 4). Ce retrait peut être effectué par un traitement humide 5 avec du HF par exemple, ou par un traitement CMP complémentaire et/ou un recuit hydrogène et/ou un traitement RIE. Ensuite toute la surface est nettoyée par un traitement thermique pour la rendre hydrophobe.

Cette plaquette est ensuite collée par adhésion moléculaire sur une autre plaquette de silicium 12 sans oxyde natif et dont la surface est également 10 hydrophobe (figure 5).

On peut lors de ce collage, par exemple, laisser une tolérance de désorientation de +1° (qui est la précision des méplats sur les plaquettes commerciales de silicium de 100 mm) si les plaquettes ont un "miscut" inférieur à 1°.

15 Ensuite on effectue un recuit de stabilisation à 1300 °C pendant 3 heures.

La seconde plaquette est ensuite amincie par une abrasion mécanique et chimique, suivie par un polissage pour obtenir un substrat mixte comportant des zones isolées - SOI - délimitées par les zones Z1 et des zones 20 massives de contact silicium-silicium délimitées par les zones Z2 (figure 6). Ces différentes zones peuvent alors être complètement isolées les unes des autres par des tranchées 14 (figure 7).

Ce substrat mixte est conforme à l'invention en ce sens que les zones isolées (chacune des zones d'oxyde délimite une zone isolée) sont 25 suffisamment proches pour que toute portion des zones d'interface entre ces zones isolées soient à une distance (ici 1 cm) suffisante pour garantir que les impuretés à l'interface entre les zones d'oxyde soient piégées. En variante, seules certaines zones d'oxyde délimitent des zones isolées tandis que les autres sont situées à au niveau de l'interface d'une zone massive (une telle 30 zone d'oxyde ne délimitant pas de zone isolée se reconnaît par exemple par le fait qu'elle n'est pas bordée par des tranchées ; elle peut aussi se caractériser

par une taille sensiblement plus petite que celle des zones d'oxyde contribuant à délimiter une zone d'oxyde).

Les figures 8 à 14 représentent un second exemple de réalisation de l'invention.

La plaquette de départ, notée 20, est identique à celle des figures 1 à 7, à ceci près que sa surface est revêtue d'une couche d'oxyde de 1 micron d'épaisseur. Cette plaquette 20 est gravée, en utilisant un masque de photolithographie avec des motifs rectangulaires, jusqu'à enlever complètement cette couche d'oxyde, dans les endroits non masqués. Ces zones gravées sont notées Z1' tandis que les zones non gravées sont notées Z2' (figure 8) ; on peut noter que l'oxyde thermique se forme dans le silicium des zones Z'1 alors qu'il est géné par le plot d'oxyde au niveau des zones Z'2.

Ces zones gravées ne sont pas séparées de plus de 1 cm.

On réalise ensuite sur toute la surface une couche 21 d'oxyde thermique de 0.8 micron (figure 9) et on planarise ensuite la surface par CMP en enlevant une épaisseur de 1 micron (figure 10).

On effectue un retrait précis en contrôlant l'épaisseur pour retirer toute (ou pratiquement toute) l'épaisseur d'oxyde présente au dessus des zones Z2' (figure 11). Ce retrait peut s'effectuer par un traitement humide avec du HF ou par un traitement CMP additionnel et/ou un recuit hydrogène etou un RIE. Il subsiste des couches localisées 21A

Ensuite, toute la surface est nettoyée par un traitement chimique pour la rendre hydrophile.

Cette plaquette est ensuite collée par adhésion moléculaire sur une autre plaquette de silicium 22 possédant un oxyde natif (non représenté) et dont la surface est également hydrophile. Ce deuxième collage est effectué en minimisant le désalignement entre les deux cristaux, en les orientant par rayons X par exemple.

Cette deuxième plaquette 22 a ici été implantée par des ions hydrogène avec une énergie de 76 KeV et une dose de  $5.10^{16}$  at/cm<sup>2</sup> à travers une couche d'oxyde de 400 nm que l'on a retirée ensuite (figure 12), d'où une couche fragile 22A.

On effectue ensuite un recuit pour provoquer la fracture au niveau de la zone implantée 22A et enfin un recuit de stabilisation du collage à 1300 °C pendant 3 heures.

On effectue ensuite un polissage pour obtenir un substrat mixte 5 comportant des zones SOI délimitées par les zones Z1' et des zones "massives" de contact silicium/silicium délimitées par les zones Z2' (figure 13).

Ces zones peuvent alors être isolées les unes des autres par des tranchées 24 (figure 14).

Les figures 15 à 24 représentent un troisième exemple de réalisation 10 présentant des analogies avec le premier exemple de réalisation.

On part d'une plaquette 30 de même composition et de mêmes dimensions que les plaquettes 10 et 20. On l'oxyde pour y former une couche d'oxyde 31 de 400 nm d'épaisseur et on y implante des ions hydrogènes avec une énergie de 76 KeV, avec une dose de  $5.10^{16}$  at/cm<sup>2</sup>, formant une couche 15 fragile 30A.

On réalise ensuite par gravure dans cette plaquette des échelles graduées 32 constituées de rectangles de 10 microns x 2 microns, répétés tous les 1/100° sur deux arcs de cercle de 20° positionnés sur un cercle de 90 mm de diamètre (figure 15).

20 Une deuxième plaquette de silicium 33 de même composition et de mêmes dimensions que précédemment est collée par adhésion moléculaire de type hydrophile sur la première plaquette (figure 16).

On provoque la fracture au niveau de la zone implantée par un traitement mécanique et/ou thermique de tout type connu approprié ; on obtient 25 deux plaquettes 40 et 42 dont l'une de type SOI est appelé dans la suite plaquette "positive" tandis que l'autre est appelée plaquette "négative" (figure 17).

La plaquette 40 subit les mêmes étapes de traitement que la 30 plaquette 10 (les figures 18 à 21 correspondent aux figure 1 à 4) avec génération par dépôt ou oxydation thermique d'une couche d'oxyde 41, jusqu'à l'obtention d'une surface hydrophobe comportant des zones localisées d'oxyde 41A (figure 21).

Cette plaquette est ensuite collée par adhésion moléculaire sur la plaquette 42 positive qui est sans oxyde natif et dont la surface est également hydrophobe (figure 22).

On peut, par exemple, lors de ce collage, aligner les graduations des 5 deux plaquettes afin d'annuler complètement les désorientations de rotation et de flexion entre les deux cristaux collés.

Le fait d'avoir prélevé dans une même plaquette de départ les deux plaquettes devant former le futur interface (au moins dans leurs épaisseurs à proximité de cet interface), et de les aligner selon des repères réalisés avant 10 prélèvement/dissociation garantit un excellent alignement, selon tous les critères, de sorte que la distance minimale pour obtenir une bonne qualité d'interface est fortement augmentée.

Après recuit de stabilisation (1300°C pendant 3 heures) on amincit la 15 plaquette "positive" par abrasion mécanique et chimique en utilisant la couche d'oxyde enterrée de la plaquette "positive" comme couche d'arrêt. On retire ensuite cette couche d'arrêt pour obtenir un substrat mixte comportant des zones SOI délimitées par les zones Z1" et comportant des zones de contact silicium/silicium délimitées par les zones Z2" (figure 23). Ces différentes zones peuvent être isolées les unes des autres par des tranchées 44 (figure 24).

20 On notera que les zones de pièges introduites servent à "pomper" les espèces enfermées à l'interface permettant ainsi la reconstruction des zones massives. On évite ainsi dans cet exemple les problèmes inhérents (voir le procédé dit "smart cut" ®) au transfert de film de silicium sur un substrat silicium en collage hydrophobe.

25 Les figures 25 à 34 représentent un quatrième exemple de réalisation présentant des analogies avec le second mode de réalisation.

Une plaquette 50 de même nature et de mêmes dimensions que les plaquettes précédentes est oxydée pour former une couche d'oxyde 51 de 400 nm et ensuite implantée par des ions hydrogène dans les mêmes conditions 30 que dans le troisième exemple, d'où une couche fragile 50A.

On réalise ensuite le même type de gravure que dans ce troisième exemple pour former des échelles 52 (figure 25).

Une deuxième plaquette 53, de même nature et de mêmes dimensions que les précédentes, est collée par adhésion moléculaire de type hydrophile sur la première plaquette (figure 26) et on provoque la fracture au niveau de la zone implantée comme dans ce troisième exemple, pour obtenir 5 une plaquette 60 appelée "négative" et une plaquette 62 dite "positive" (figure 27).

La plaquette "négative" est ensuite oxydée sur toute sa surface, comme la plaquette 20 du deuxième exemple, pour former une couche d'oxyde d'1 micron d'épaisseur. Cette dernière plaquette est ensuite gravée comme la 10 plaquette 20 (figure 28) et on dépose une couche d'oxyde thermique 61 de 0.8 micron (figure 29). On applique les mêmes traitements que sur la plaquette 20 (les figures 28 à 34 sont analogues aux figures 8 à 14), jusqu'à en rendre la surface hydrophile, avec des zones d'oxyde localisées 61A.

Cette plaquette est ensuite collée sur l'autre plaquette 62, "positive", 15 qui possède un oxyde natif et dont la surface est également hydrophile.

Ce deuxième collage est effectué en minimisant le désalignement entre les deux cristaux en alignant les échelles graduées , comme dans le troisième exemple (figure 32).

On effectue ensuite un recuit pour provoquer la fracture au niveau de 20 la zone implantée et enfin un recuit de stabilisation comme dans le troisième exemple.

La plaquette "positive" est ensuite amincie.

Après enlèvement de la couche d'arrêt, on obtient un substrat mixte comportant des zones SOI délimitées par les zones Z1"" et des zones 25 zones "massives" délimitées par les zones Z2"", lesquelles zones peuvent ensuite être isolées les unes par rapport aux autres par des tranchées 64.

Pour la réalisation de composants MEMS ou MOEMS, la couche enterrée de la zone non massive peut ne pas être isolante mais simplement constituée d'un matériau différent du matériau constituant la zone massive. En 30 pratique, c'est souvent le couple silicium/oxyde silicium qui est retenu, mais l'oxyde n'est pas utilisé là pour son caractère isolant. De manière analogue aux exemples précédemment décrits, des pièges sont prévus au niveau de

l'interface pour obtenir au niveau des zones massives un interface de bonne qualité (avec un nombre limité d'impuretés).

## REVENDICATIONS

1. Procédé de fabrication d'un substrat mixte selon lequel :

\* on prépare deux substrats présentant des faces respectives destinées à être liées l'une à l'autre et constitués essentiellement au niveau de ces faces de parties cristallines et, pour au moins l'une de ces deux faces, de zones formées d'un matériau différent de ceux constitutifs des parties cristallines,

\* on met ces faces en regard et on les relie au niveau d'un interface par collage moléculaire en sorte de former des zones massives dans lesquelles les faces en regard sont essentiellement cristallines et des zones empilées dans lesquelles l'une au moins des faces en regard est essentiellement constituée du matériau différent,

\* on effectue un traitement thermique de consolidation du collage, caractérisé en ce que, lors de la préparation des substrats (10, 12 ; 15 20, 22 ; 40, 42 ; 60, 62) ou lors de la liaison des faces, on crée audit interface des pièges (11A, 21A, 41A, 61A) à impuretés tels que toute portion de cet interface faisant partie d'une zone massive soit à au plus une distance donnée d'un tel piège, tandis que la mise en regard des faces se fait avec un écart en désalignement, entre les parties cristallines de ces deux substrats, inférieur à 20 un seuil donné.

2. Procédé selon la revendication 1, caractérisé en ce que les zones formées d'un matériau différent sont des couches électriquement isolantes.

3. Procédé selon la revendication 1 ou la revendication 2, caractérisé en ce que les zones formées d'un matériau différent sont des couches d'oxyde localisées.

4. Procédé selon l'une quelconque des revendications 1 à 3, caractérisé en ce que les pièges sont des couches enterrées localisées.

5. Procédé selon la revendication 4, caractérisé en ce que les pièges sont des couches d'oxyde localisées.

30 6. Procédé selon l'une quelconque des revendications 3 à 5, caractérisé en ce que ces couches ont une épaisseur comprise entre 0.01 et 3 microns environ.

7. Procédé selon l'une quelconque des revendications 3, 5 ou 6, caractérisé en ce qu'on prépare les couches d'oxyde localisées par oxydation thermique au travers d'un masque.

8. Procédé selon l'une quelconque des revendications 3, 5 ou 6, 5 caractérisé en ce qu'on prépare les couches d'oxyde localisées par dépôt au travers d'un masque.

9. Procédé selon l'une quelconque des revendications 1 à 8, caractérisé en ce que la préparation comporte une étape de traitement des faces pour les rendre hydrophobes.

10. Procédé selon la revendication 9, caractérisé en ce que le seuil donné en désalignement est de +6° en rotation et de +1° en flexion.

11. Procédé selon la revendication 9 ou la revendication 10, caractérisé en ce que on grave l'une des faces avec un masque avec des motifs qui ne sont pas écartés de plus de la distance donnée, on génère ensuite 15 sur cette face une couche d'oxyde (11, 41), et on planarise la face jusqu'à dénuder les zones non gravées (Z2, Z2''), et on nettoie cette face de manière à la rendre hydrophobe.

12. Procédé selon l'une quelconque des revendications 1 à 8, caractérisé en ce que la préparation comporte une étape de traitement des 20 faces pour les rendre hydrophiles.

13. Procédé selon la revendication 12, caractérisé en ce que le seuil donné en désalignement est de +1° en rotation et en flexion.

14. Procédé selon la revendication 12 ou la revendication 13, caractérisé en ce que on grave l'une des faces présentant une couche d'oxyde 25 en utilisant un masque avec des motifs qui ne sont pas écartés de plus de la distance donnée, on génère sur cette face une couche d'oxyde thermique (21, 61), et on planarise la face jusqu'à dénuder des zones non gravées (Z2', Z2''), et on nettoie cette face de manière à la rendre hydrophile.

15. Procédé selon l'une quelconque des revendications 1 à 14 30 caractérisé en ce que chaque partie cristalline est réalisée en un matériau choisi dans le groupe comportant Si, InP, AsGa, Ge, les composés du silicium,

le silicium-germanium, LiNbO<sub>3</sub>, les composés III-V, SiC, le diamant, le saphir, les matériaux piézoélectriques, les matériaux pyroélectriques.

16. Procédé selon l'une quelconque des revendications 1 à 14, caractérisé en ce que chaque partie cristalline est en silicium.

5 17. Procédé selon l'une quelconque des revendications 1 à 16, caractérisé en ce que le traitement thermique dure quelques heures à une température comprise entre 800°C et 1400°C et la distance donnée est de l'ordre du millimètre.

10 18. Procédé selon l'une quelconque des revendications 1 à 17, caractérisé en ce qu'on traite les faces destinées à former l'interface par désoxydation par du HF.

19. Procédé selon l'une quelconque des revendications 1 à 18, caractérisé en ce qu'on traite les faces destinées à former l'interface par traitement thermique.

15 20. Procédé selon l'une quelconque des revendications 1 à 19, caractérisé en ce qu'on traite les faces destinées à former l'interface par polissage mécano-chimique.

20 21. Procédé selon l'une quelconque des revendications 1 à 20, caractérisé en ce qu'on traite les faces destinées à former l'interface par traitement plasma.

22. Procédé selon l'une quelconque des revendications 1 à 21, caractérisé en ce qu'on traite les faces destinées à former l'interface par traitement par voie chimique.

25 23. Procédé selon l'une quelconque des revendications 1 à 22, caractérisé en ce que l'on applique un traitement d'amincissement à l'un des substrats.

24. Procédé selon la revendication 23, caractérisé en ce que l'on amincit l'un des substrats par un traitement d'abrasion mécano-chimique.

30 25. Procédé selon la revendication 23, caractérisé en ce que l'un des substrats a été préparé en sorte d'être démontable, et une étape ultérieure consiste à démonter ce substrat.

26. Procédé selon la revendication 23, caractérisé en ce que on amincit l'un des substrats par réalisation d'une couche fragile (22A) et par fracture le long de cette couche fragile.

27. Procédé selon l'une quelconque des revendications 1 à 26,  
5 caractérisé en ce que l'on prépare les parties cristallines des deux substrats à partir d'un même cristal.

28. Procédé selon la revendication 27, caractérisé en ce que on prépare les deux substrats en réalisant dans un même cristal d'origine (30, 50) une couche fragile (30A, 50A) et des repères de positionnement (32, 52) situés  
10 de part et d'autre de cette couche fragile et en provoquant une fracture le long de cette couche fragile en sorte de créer deux faces libres, et on réalise l'interface avec les zones empilées et les pièges, par mise en contact de ces faces en mettant en regard lesdits repères.

29. Procédé selon la revendication 28, caractérisé en ce que cette  
15 couche fragile (30A, 50A) est formée par implantation ionique.

30. Procédé selon la revendication 29, caractérisé en ce que cette couche fragile est formée par implantation d'ions hydrogène.

31. Procédé selon l'une quelconque des revendications 28 à 30, caractérisé en ce que les repères sont formés dans l'épaisseur du cristal  
20 d'origine de part et d'autre de la couche fragile.

32. Structure comportant deux substrats comportant un interface obtenu par collage moléculaire de deux faces, ces substrats comportant des parties cristallines présentant de part et d'autre de l'interface un écart en désalignement inférieur à +6° en rotation et à +1° en flexion et comportant à  
25 cet interface des zones empilées, comportant au moins une zone localisée essentiellement constituée d'un matériau différent de ceux constitutifs des parties cristallines, et d'éventuels pièges à impuretés tels que toute portion de l'interface à l'écart des zones empilées soit à au plus une distance donnée d'une zone empilée ou d'un piège.

30 33 Structure selon la revendication 32, caractérisé en ce que la distance donnée est de l'ordre du millimètre.

34. Structure selon la revendication 32 ou la revendication 33, caractérisée en ce que les cristaux sont en silicium.

35. Structure selon l'une quelconque des revendications 32 à 34, caractérisée en ce que les pièges sont des couches enterrées localisées.

5 36. Structure selon la revendication 35, caractérisée en ce que les pièges sont des couches d'oxyde localisées.

37. Structure selon l'une quelconque des revendications 32 à 36, caractérisée en ce que les zones essentiellement constituées d'un matériau différent sont des zones électriquement isolantes.

10 38. Structure selon l'une quelconque des revendications 32 à 37, caractérisée en ce que les zones essentiellement constituées d'un matériau différent sont des couches d'oxydes localisées.

Fig.1

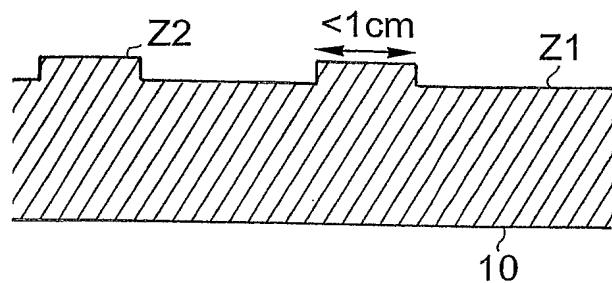


Fig.2

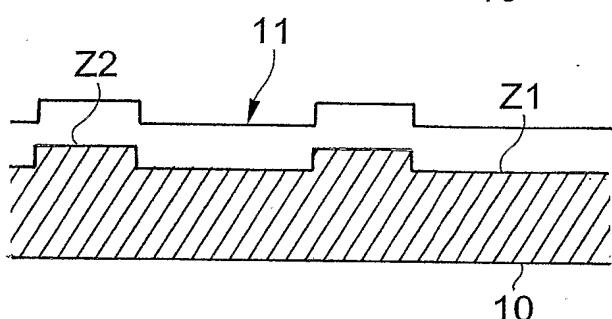


Fig.3

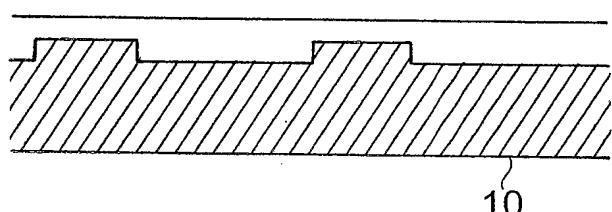


Fig.4

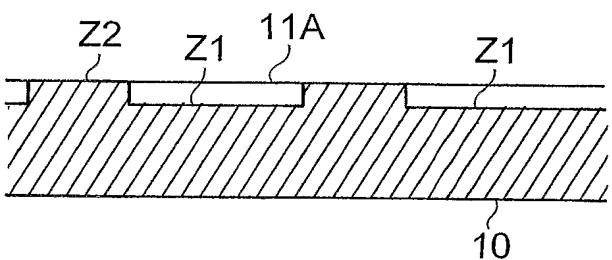


Fig.5

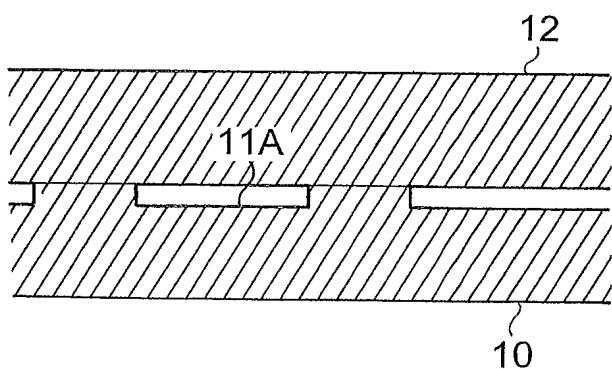
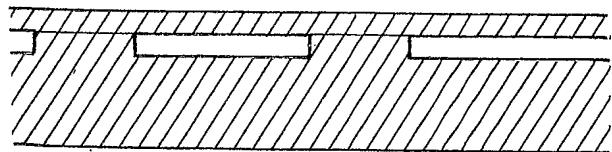


Fig.6



2/6

Fig.7

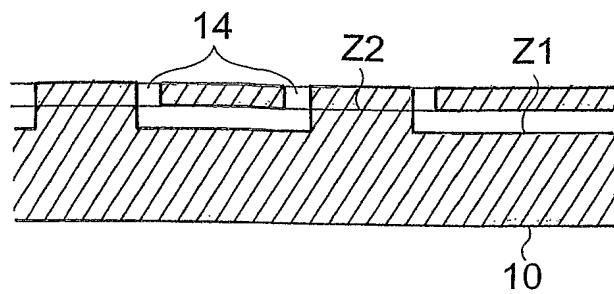


Fig.8

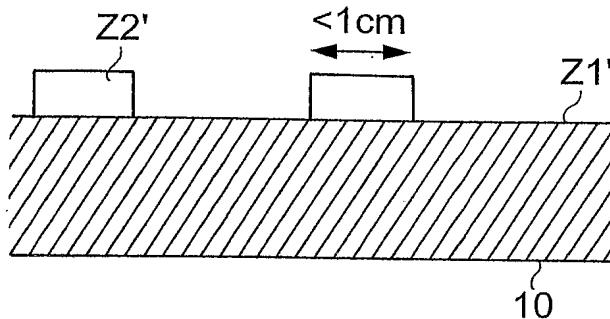


Fig.9

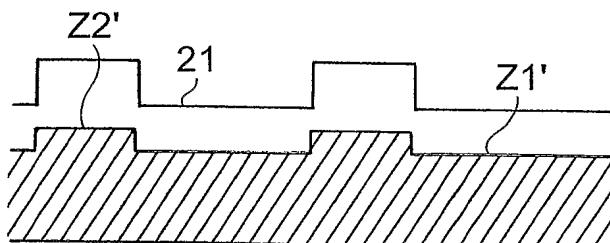


Fig.10

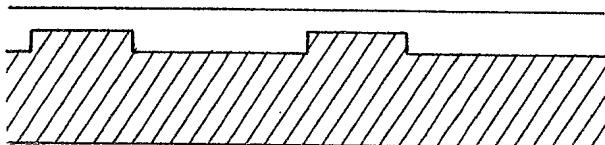


Fig.11

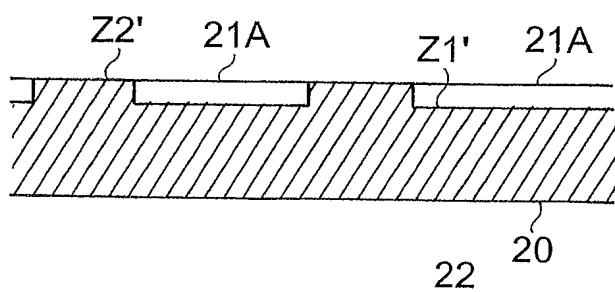


Fig.12

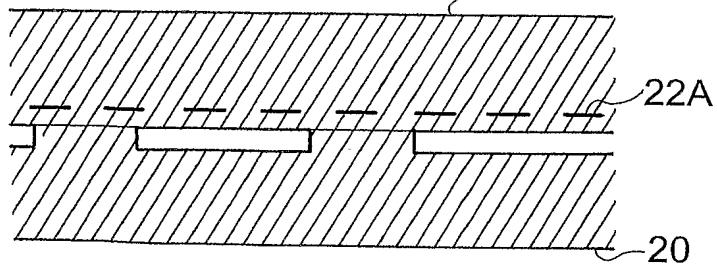


Fig.13

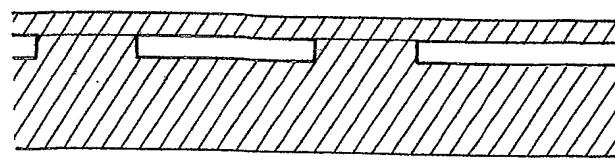


Fig.14

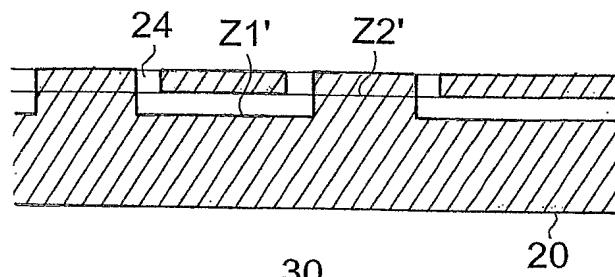


Fig.15

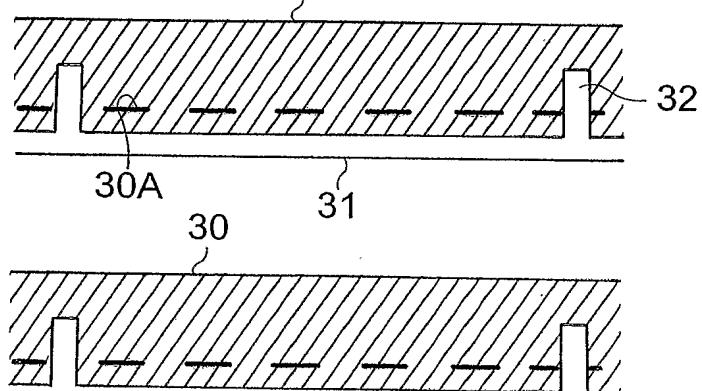


Fig.16

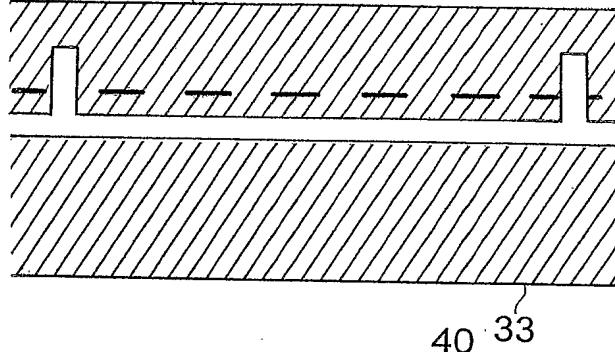


Fig.17

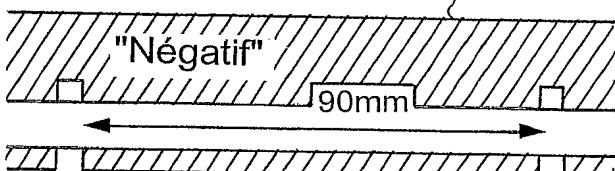


Fig.18

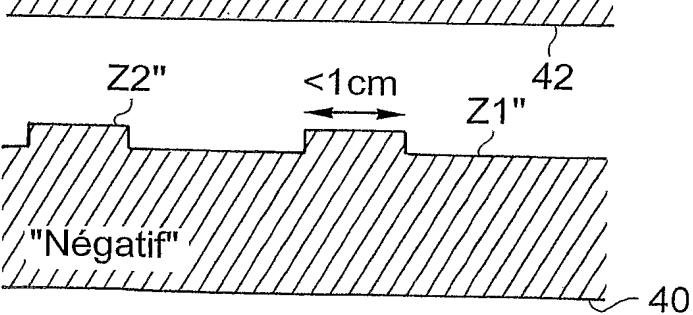


Fig.19

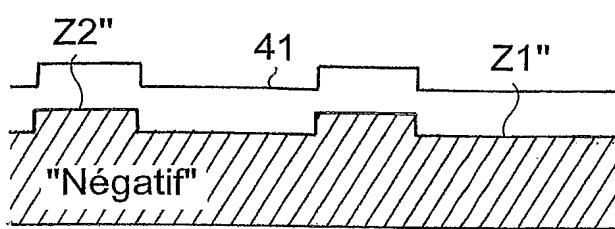


Fig.20

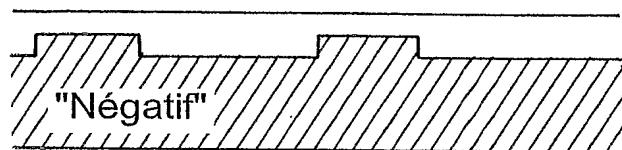


Fig.21

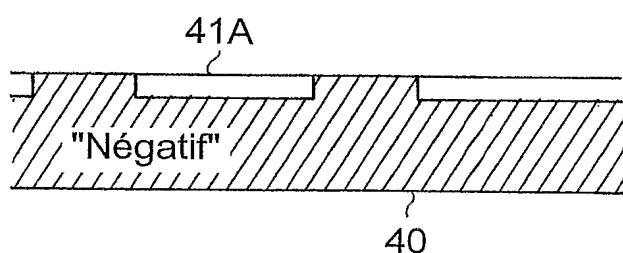


Fig.22

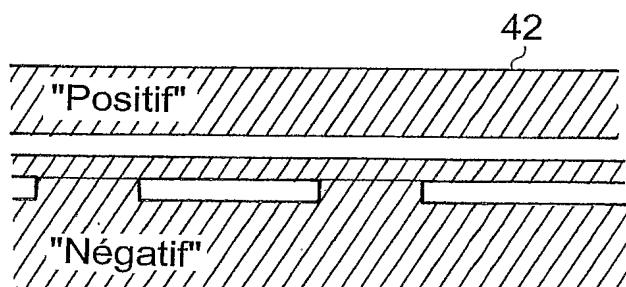


Fig.23

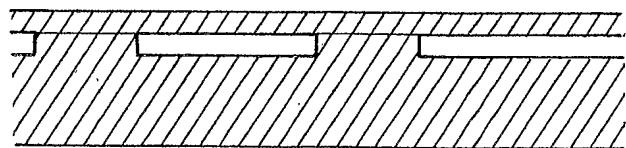
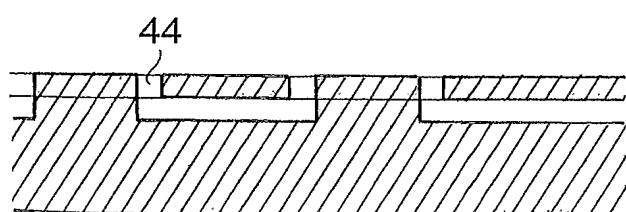


Fig.24



5/6

Fig.25

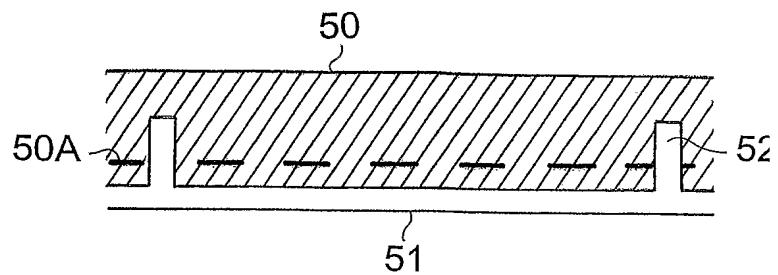


Fig.26

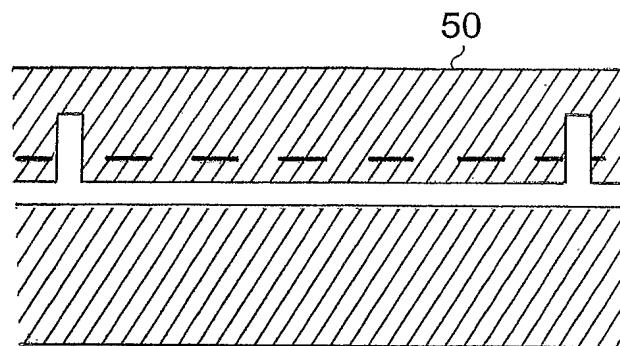


Fig.27

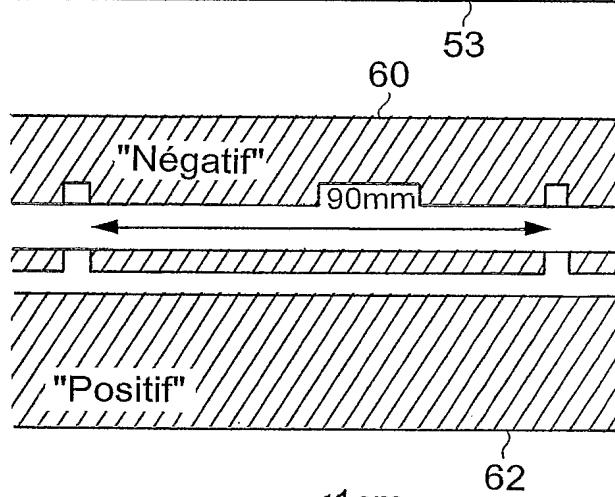


Fig.28

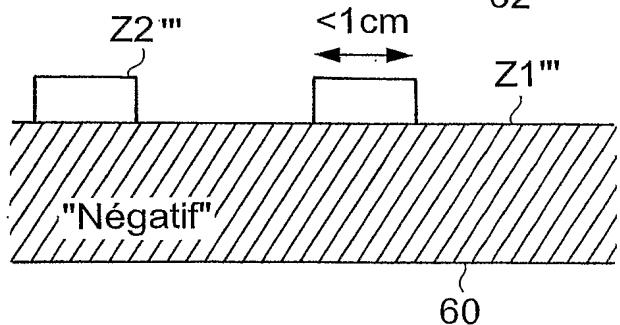


Fig.29

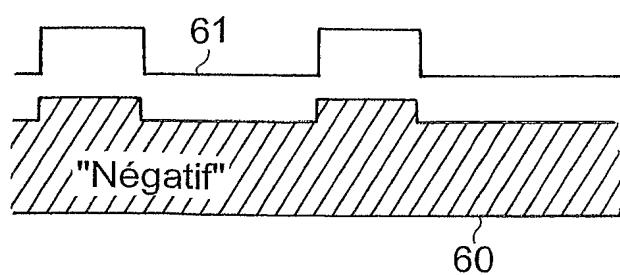


Fig.30

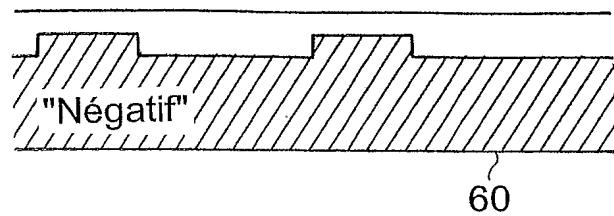


Fig.31

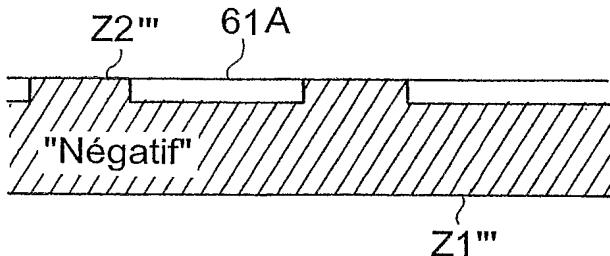


Fig.32

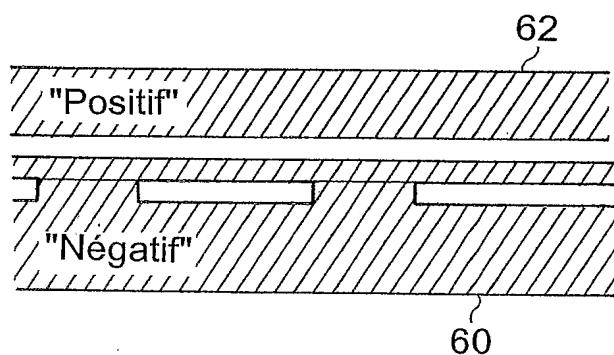


Fig.33

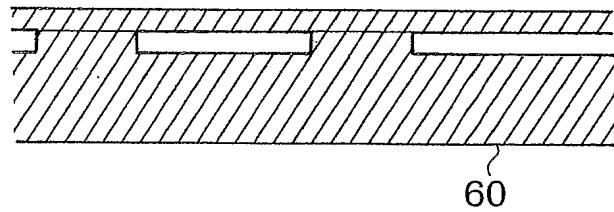
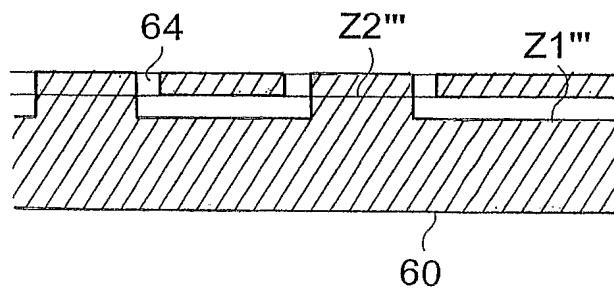


Fig.34



# INTERNATIONAL SEARCH REPORT

International Application No

PCT/FR 03/03867

## A. CLASSIFICATION OF SUBJECT MATTER

IPC 7 H01L21/18 H01L21/762

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 H01L

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal, WPI Data, PAJ, INSPEC, IBM-TDB

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	EP 0 889 509 A (HARRIS CORP) 7 January 1999 (1999-01-07)  abstract; claims; figures ---	1,2,4, 15-17, 19,32, 34,35,37
Y	US 5 138 422 A (KUROYANAGI SUSUMU ET AL) 11 August 1992 (1992-08-11)  abstract; claims; figures ---	1,2,4, 15-17, 19,32, 34,35,37
A	FR 2 819 099 A (COMMISSARIAT ENERGIE ATOMIQUE) 5 July 2002 (2002-07-05)  abstract; claims; figures ---	1,2,4, 15-17, 19,32, 34,35,37
		-/-

Further documents are listed in the continuation of box C.

Patent family members are listed in annex.

\* Special categories of cited documents :

- \*A\* document defining the general state of the art which is not considered to be of particular relevance
- \*E\* earlier document but published on or after the international filing date
- \*L\* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- \*O\* document referring to an oral disclosure, use, exhibition or other means
- \*P\* document published prior to the international filing date but later than the priority date claimed

\*T\* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

\*X\* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

\*Y\* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

\*&\* document member of the same patent family

Date of the actual completion of the international search

21 May 2004

Date of mailing of the international search report

28/05/2004

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Authorized officer

Wirner, C

## INTERNATIONAL SEARCH REPORT

International Application No

PCT/FR 03/03867

## C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category °	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	US 4 920 396 A (SHINOHARA TOSHIRO ET AL) 24 April 1990 (1990-04-24)  abstract; claims; figure 4 ---	1,2,4, 15-17, 19,32, 34,35,37
A	US 5 661 316 A (VANDERWATER DAVID A ET AL) 26 August 1997 (1997-08-26) cited in the application  abstract; claims; figures ---	1,2,4, 15-17, 19,32, 34,35,37
A	US 2001/007367 A1 (OHKUBO YASUNORI) 12 July 2001 (2001-07-12) abstract; claims; figures ---	1,27-31
A	US 6 013 954 A (HAMAJIMA TOMOHIRO) 11 January 2000 (2000-01-11) abstract; claims; figures ---	1,32

## INTERNATIONAL SEARCH REPORT

International Application No

PCT/FR 03/03867

Patent document cited in search report		Publication date		Patent family member(s)		Publication date
EP 0889509	A	07-01-1999	US EP JP	6054369 A 0889509 A2 11040633 A		25-04-2000 07-01-1999 12-02-1999
US 5138422	A	11-08-1992	JP JP JP JP US	1112746 A 2775738 B2 1144665 A 2794702 B2 4963505 A		01-05-1989 16-07-1998 06-06-1989 10-09-1998 16-10-1990
FR 2819099	A	05-07-2002	FR EP WO	2819099 A1 1346402 A1 02054466 A1		05-07-2002 24-09-2003 11-07-2002
US 4920396	A	24-04-1990	JP	63254762 A		21-10-1988
US 5661316	A	26-08-1997	US EP JP	5783477 A 0664557 A2 7221023 A		21-07-1998 26-07-1995 18-08-1995
US 2001007367	A1	12-07-2001	JP FR TW US	2001196566 A 2806528 A1 483055 B 2004007739 A1		19-07-2001 21-09-2001 11-04-2002 15-01-2004
US 6013954	A	11-01-2000	NONE			

# RAPPORT DE RECHERCHE INTERNATIONALE

Demande Internationale N°  
PCT/FR 03/03867

A. CLASSEMENT DE L'OBJET DE LA DEMANDE  
CIB 7 H01L21/18 H01L21/762

Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB

## B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE

Documentation minimale consultée (système de classification suivi des symboles de classement)  
CIB 7 H01L

Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche

Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si réalisable, termes de recherche utilisés)

EPO-Internal, WPI Data, PAJ, INSPEC, IBM-TDB

## C. DOCUMENTS CONSIDERES COMME PERTINENTS

Categorie °	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
Y	EP 0 889 509 A (HARRIS CORP) 7 janvier 1999 (1999-01-07)  abrégé; revendications; figures ---	1, 2, 4, 15-17, 19, 32, 34, 35, 37
Y	US 5 138 422 A (KUROYANAGI SUSUMU ET AL) 11 août 1992 (1992-08-11)  abrégé; revendications; figures ---	1, 2, 4, 15-17, 19, 32, 34, 35, 37
A	FR 2 819 099 A (COMMISSARIAT ENERGIE ATOMIQUE) 5 juillet 2002 (2002-07-05)  abrégé; revendications; figures ---	1, 2, 4, 15-17, 19, 32, 34, 35, 37
		-/-

Voir la suite du cadre C pour la fin de la liste des documents

Les documents de familles de brevets sont indiqués en annexe

° Catégories spéciales de documents cités:

- \*A\* document définissant l'état général de la technique, non considéré comme particulièrement pertinent
- \*E\* document antérieur, mais publié à la date de dépôt international ou après cette date
- \*L\* document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)
- \*O\* document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens
- \*P\* document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée

- \*T\* document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention
- \*X\* document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément
- \*Y\* document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier
- \*&\* document qui fait partie de la même famille de brevets

Date à laquelle la recherche internationale a été effectivement achevée

21 mai 2004

Date d'expédition du présent rapport de recherche internationale

28/05/2004

Nom et adresse postale de l'administration chargée de la recherche internationale  
Office Européen des Brevets, P.B. 5818 Patentlaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Fonctionnaire autorisé

Wirner, C

# RAPPORT DE RECHERCHE INTERNATIONALE

Demande Internationale No  
PCT/FR 03/03867

## C.(suite) DOCUMENTS CONSIDERES COMME PERTINENTS

Catégorie	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
A	US 4 920 396 A (SHINOHARA TOSHIRO ET AL) 24 avril 1990 (1990-04-24)  abrégé; revendications; figure 4 ----	1,2,4, 15-17, 19,32, 34,35,37
A	US 5 661 316 A (VANDERWATER DAVID A ET AL) 26 août 1997 (1997-08-26) cité dans la demande  abrégé; revendications; figures ----	1,2,4, 15-17, 19,32, 34,35,37
A	US 2001/007367 A1 (OHKUBO YASUNORI) 12 juillet 2001 (2001-07-12) abrégé; revendications; figures ----	1,27-31
A	US 6 013 954 A (HAMAJIMA TOMOHIRO) 11 janvier 2000 (2000-01-11) abrégé; revendications; figures ----	1,32

**RAPPORT DE RECHERCHE INTERNATIONALE**

Document de Internationale No

PCT/FR 03/03867

Document brevet cité au rapport de recherche		Date de publication		Membre(s) de la famille de brevet(s)	Date de publication
EP 0889509	A	07-01-1999	US EP JP	6054369 A 0889509 A2 11040633 A	25-04-2000 07-01-1999 12-02-1999
US 5138422	A	11-08-1992	JP JP JP JP US	1112746 A 2775738 B2 1144665 A 2794702 B2 4963505 A	01-05-1989 16-07-1998 06-06-1989 10-09-1998 16-10-1990
FR 2819099	A	05-07-2002	FR EP WO	2819099 A1 1346402 A1 02054466 A1	05-07-2002 24-09-2003 11-07-2002
US 4920396	A	24-04-1990	JP	63254762 A	21-10-1988
US 5661316	A	26-08-1997	US EP JP	5783477 A 0664557 A2 7221023 A	21-07-1998 26-07-1995 18-08-1995
US 2001007367	A1	12-07-2001	JP FR TW US	2001196566 A 2806528 A1 483055 B 2004007739 A1	19-07-2001 21-09-2001 11-04-2002 15-01-2004
US 6013954	A	11-01-2000		AUCUN	